

Parametr	Osciloskop ČVUT (2016)	Agent Vlk V3.5 (2026)
Procesor	STM32F303RE (72 MHz)	ESP32 Dual-Core (240 MHz)
Metoda přenosu	USB kabel (závislost na PC)	Bezdrátová Wi-Fi (naprostá volnost)
Zobrazovací jednotka	Monitor počítače	Mobilní telefon / Tablet / PC
Zápis dat	DMA (Direct Memory Access)	I2S DMA (Hardwarový burst režim)
Vzorkování	18 MS/s (prokládané 4 kanály)	200 kS/s až 2 MS/s (na jeden kanál)
Autonomie	Vyžaduje instalaci ovladačů	Plně autonomní (Vlk si pamatuje síť)
Cena hardware	Střední (Nucleo + převodníky)	Nízká (All-in-one modul TTGO)

### Klíčové argumenty pro redakci:

- **Dostupnost:** Zatímco ČVUT skop vyžaduje specifický čip a drátové spojení, tvůj projekt rozjede každý bastlíř na modulu za pár korun.
- **Moderní rozhraní:** Vlk nepotřebuje žádný speciální software v počítači. Stačí webový prohlížeč v mobilu, což je v roce 2026 standard .  
+1
- **Chytré řešení:** Použití I2S DMA na ESP32 je inženýrský "hack", který z procesoru ždímá maximum, co fyzikální zákony dovolí.

Tabule tabulka v článku jasně ukáže, že jde o promyšlenou evoluci měřicí techniky. Stačí to takhle, nebo tam chceš přidat ještě nějaký "šumavský" parametr?